

(사)한국여성공학기술인협회가 여성 대졸자 취업 연수생을 모집 합니다.

[2016년도 산업 R&D 전문여성 아카데미 기술연수사업]

한국여성공학기술인협회에서는 우수한 여성 공학기술인력을 양성하여 국가산업발전과 경쟁력 강화를 도모하고자 미취업자 및 경력단절 후 취업 지원을 위하여 여성 이공계 대학 졸업자들에게 기업에서 요구하는 현장실무형직무교육과 프로젝트과제형 연수 기회를 국비로 제공함으로써 개인 역량을 향상시키고 취업을 지원해드립니다.

I. 개요

1. 프로그램명 : “여성 전자엔지니어양성을 위한 “전자설계 취업역량강화” 과정
(Basic H/W설계 및 제작과정)

2. 배경 및 목적

- 전자설계는 스마트폰, PC, 모니터 등 정보전달 기능이 있는 기기 및 기기에 반드시 전자회로를 PCB로 설계하는 것으로 전자산업에서 중요한 부분이고 관련 인력이 매우 부족한 현실임
- 여성 전자.전기공학 및 관련 학과 졸업, 졸업예정자의 전자설계 기초과정으로 전자회로설계 해석과 PCB Artwork설계 및 제작으로 취업 준비와 실습을 통하여 취업을 준비하는 데 있다.

II. 프로그램 운영 방법

■ 신청방법

- 접수기간 : 2016년 7월 18일(월)~2016년8월12일 까지 선착순 마감
- 참가신청서와 개인정보 수집.활용 동의서 작성하여 이메일 혹은 팩스로 송부
E-mail: support-u@witeck.or.kr 팩스:02-6009-8815

■ 연수기간

- 2016년 08월 22일(월)~2016년 08월 26일 : 5일 총 30시간

■ 대상 및 참여인원

- 전자.전기공학과 및 관련학과 여학생 2016년 8월 졸업예정자, 2016년 졸업자 및 이전 졸업생
- 하계방학 중 기초전자 및 PCB설계와 제작 기초를 습득하여 취업준비 하고자 하는 여성공학
- 선착 순 15명(여성공학기술인협회 지원금10만원/30시간 이수자)

■ 교육내용

- (1) 취업 역량강화 전자설계 기초 교육
- (2) 전자설계 실습(Circuit Design, PCB Artwork, Pspice Simulation)
- (3) 전자설계 제작, 조립, 측정, 평가(Digital Project Board1)

■ 교육비 : 무료

- (1) 무료: 교육비 및 재료비 포함

III. 기대 효과

1. 여성 전자공학인을 위한 전자설계 경쟁력 강화
2. 수강생에 과정 이수증 발급(여성공학기술인협회)
3. 전자설계 개발부 및 기업 연구소 연구개발 분야 취업률 향상

IV. 교육 일정표

◇사용소프트웨어

Cadence® OrCAD EE-Designer(PSpice A/D)

Cadence® OrCAD PCB Designer(Allegro PCB Designer)

◇진행계획

1일차

<OrCAD Capture(Design Entry CIS) Schematic 설계>

-신규 Schematic Part Symbol 생성 및 Edit

	-Annotate/Design Rule Check/Bill of Material 실행 -PCB Editor Footprint matching 방법/-Netlist 생성 -OrCAD(Allegro) PCB Editor User Interface
2일차	-PCB Editor Design Library 구성 및 특징 -PCB Editor 기본 환경설정 -Board Outline 생성 및 활용법/-Constraints(Design Rule) 설정법 -Properties 적용법/• Color 설정 및 Script 활용법 -신규 Padstack의 생성/• 신규 Footprint의 생성 -Through-hole Pin Device/- Surface-Mounted Device -PCB설계, 제작 과제 준비(과제에 따른 제작 준비)
3일차	-Logic의 Import/Update 방법 -Manual 단축키 활용법/Padstack 및 Symbol의 Update 방법 -Manual 및 Quick Placement -Advanced Placement/ File-Interactive Manual 및 Automatic Routing -Copper Area 및 Plane/• Glossing -설계 검사(Status) 활용법/• Gerber 생성 및 출력 -PCB Assembly & measurement, Simulation, Working TEST(1인 1 PCB 제작)
4일차	<Pspice A/D 설계/해석> -새로운 프로젝트의 생성(PSpice 회로설계를 위한 환경설정) -PSpice 기본 회로 작성법,Probe Window 기본 활용 -Bias Point 해석/Transient 해석/DC 해석/AC 해석 -Temperature 해석을 위한 RLC의 설정/Simulation Option의 설정
5일차	-Parametric 해석/Parametric 해석에서의 Probe Window 활용 -전압원&전류원의 활용/ Stimulus Editor를 이용한 파형 만들기 -기본 Digital 회로 해석/-Digital 회로 해석 시 유의점 -ABM Model을 이용한 기본 해석 -Monte Carlo 해석/-Model Editor 활용 /Q&A

▣ 문의사항

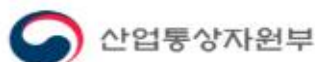
- 한국여성공학기술인협회 “산업R&D 전문여성 아카데미 기술연수사업 담당자 ”

(전화 : 02-6009-8810, 0985 / 팩스 : 02-6009-8815 / 이메일 : support-u@witeck.or.kr)

주관기관



시행부처



【붙임 2】

개인 정보 수집 · 활용 동의서

(사)한국여성공학기술인협회는 「개인정보보호법」에 의거, 2016년 산업R&D 전문여성 아카데미 운영과 관련하여 귀하의 개인(신상)정보를 아래와 같이 수집 · 활용하는데 동의를 받고자 합니다. 충분히 읽어 보신 후, 동의 여부를 체크하여 주시기 바랍니다.

1. 개인정보 수집 및 이용 목적

- (1) 한국여성공학기술인협회는 다음과 같은 목적으로 신청자의 개인정보를 수집합니다.
 - 신청서 접수 및 심의시 신청자 식별(신청자격 확인), 심의 결과 통보
- (2) 2016년 산업R&D 전문여성 아카데미 운영관련 고지사항 전달, 취업활동 지원 등 본연의 목적 외 다른 목적으로 개인정보를 활용하거나 제3자에게 제공, 공개하지 않습니다.

2. 수집·활용 개인정보

필수 정보	선택 정보
성명, 생년월일, 연락처(무선), 이메일, 주소	자격 및 면허, 어학, 학력사항, 경력사항

3. 개인정보 보유·활용 기간

- (1) 개인정보는 정보제공자가 개인정보 수집 · 활용에 대해 동의한 날로부터 보유하며, 동의를 철회하는 경우 해당 개인정보는 관련 법규에 의거하여 지체 없이 안전하게 파기됩니다.
- (2) 개인정보 보유기간은 3년으로 합니다.

4. 동의 거부 권리 및 거부할 경우의 불이익

- (1) 귀하는 개인정보 수집 · 활용을 거부할 권리가 있습니다.
- (2) 동의 거부에 따른 불이익 : 상기 개인정보는 교육 신청과정에 반드시 필요한 정보이므로 수집 · 활용을 거부하실 경우 신청이 불가능함을 알려드립니다.

본인은 이 동의서의 내용을 충분히 이해하였으며, (사)한국여성공학기술인협회가 개인정보보호법 등 관련 법규에 의거하여 본인의 개인정보를 수집 및 활용하는 것에 동의합니다.

개인정보 수집 · 활용 (동의합니다. 동의하지 않습니다.)



2016년 월 일

신 청 자 : (서명)