

- ◆ 사업 : 반도체 설계 R&D 연구원 미스매칭 일자리 창출 사업
- ◆ 지역산업맞춤 혁신프로젝트
- 과정명: SoC Analog mixed Design (layout Design)

교육구분	취업연계교육	과정명	SoC Analog mixed Design																				
세부과정	기본설계교육 : (아날로그 SoC 배치 설계) layout Design 실무검증교육 : (심화)Verification Project																						
수강신청기간	2020.04.06.(월) ~ 2020.06.01.(18시 까지)	면접일	2020.06.03.(수)/ 10~13시																				
지원자격	<ul style="list-style-type: none"> ○ 미취업 청년 및 경력 보유자(경력단절), 만18~40세 (군필) 대상 ○ 학력무관 (전공 관련자 우대 선발/ 반도체, 전자, 통신, 전기) ○ 취약계층을 배려한 교육생 정원의 10% 우선선발 · 기초생활수급자, 장애인, 여성가장, 다문화가족 및 신규 고용촉진장려금 지급대상 																						
수강신청	○ 수강신청	제출서류																					
교육기간	<ul style="list-style-type: none"> ○ 1차 기본설계교육 2020.06.08.~2020.08.31. ○ 2차 실무검증교육 2020.09.01.~2020.12.19. 	시간	주 6일 (월 - 토) 09:00 ~ 18:00																				
강사명	최재용 교수 외 4명	교육비	전액 무료																				
장소	경기도기술학교 컴퓨터시스템관 1층 반도체 강의장	정원	32명																				
교육목표 및 개요	<p>1. 교육목표 Fabless 및 Design house 반도체 설계 R&D 전문 연구원을 양성하기 위해 신입 연구원이 기업에서 처음 진행하는 설계업무인 layout design부터 Analog 설계까지 이론과 실습을 병행하여 반도체 설계 연구원을 양성함</p> <p>2. 개요 반도체 설계 R&D 연구원 미스매칭 일자리 창출 사업</p> <p>3. 교육 내용</p> <table border="1" style="width: 100%; border-collapse: collapse;"> <thead> <tr> <th colspan="4">교육 내용</th> </tr> </thead> <tbody> <tr> <td rowspan="3" style="text-align: center; vertical-align: middle;">이론</td> <td style="text-align: center;">반도체 개요 및 기초교육</td> <td rowspan="3" style="text-align: center; vertical-align: middle;">실습</td> <td style="text-align: center;">Unix(linux)</td> </tr> <tr> <td style="text-align: center;">SoC IP Block Design theory</td> <td style="text-align: center;">layout Design(Virtuoso, Tanner)</td> </tr> <tr> <td></td> <td style="text-align: center;">PCB ARTWork(PADS)</td> </tr> <tr> <td></td> <td></td> <td></td> <td style="text-align: center;">아두이노(Firmware)</td> </tr> <tr> <td style="text-align: center;">프로젝트</td> <td colspan="3">* 기업 실무형 프로젝트 수행 및 Portfolio 작성</td> </tr> </tbody> </table>			교육 내용				이론	반도체 개요 및 기초교육	실습	Unix(linux)	SoC IP Block Design theory	layout Design(Virtuoso, Tanner)		PCB ARTWork(PADS)				아두이노(Firmware)	프로젝트	* 기업 실무형 프로젝트 수행 및 Portfolio 작성		
교육 내용																							
이론	반도체 개요 및 기초교육	실습	Unix(linux)																				
	SoC IP Block Design theory		layout Design(Virtuoso, Tanner)																				
			PCB ARTWork(PADS)																				
			아두이노(Firmware)																				
프로젝트	* 기업 실무형 프로젝트 수행 및 Portfolio 작성																						
교육방법	○ 이론 및 실습, 프로젝트																						
선수학습	<ul style="list-style-type: none"> ○ 선수학습 - 디지털 논리회로, 회로이론, 전자회로, C언어, 리눅스OS 와 vi에디터 등 																						
특이사항	<ul style="list-style-type: none"> ○ 통학버스 운영(망포역, 병점역, 수원노선) ○ 기숙사 운영(무료 / 통학 먼 거리 순 배정) ○ 구내식당 운영 : 1일 3식(무료), 토요일 조식, 중식 제공 																						
문의	○ 경기도기술학교 교육지원팀 031-270-9920																						